

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 1 月 13 日 (13.01.2005)

PCT

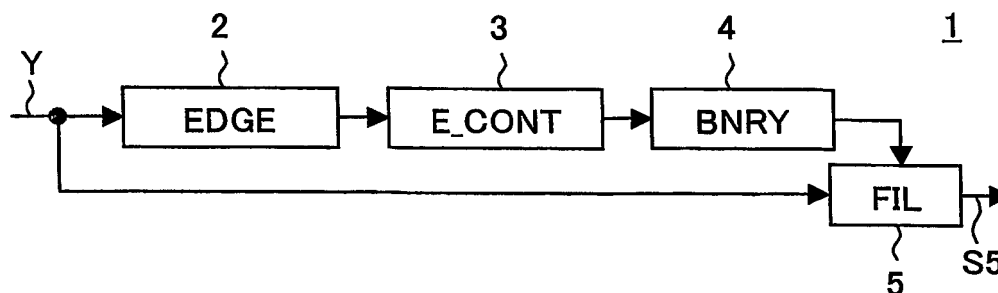
(10) 国際公開番号
WO 2005/004489 A1

- (51) 国際特許分類⁷: H04N 7/24, 1/41 (74) 代理人: 佐藤 隆久 (SATO H, Takahisa); 〒1110052 東京都台東区柳橋 2 丁目 4 番 2 号 創造国際特許事務所 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2004/009460
- (22) 国際出願日: 2004 年 6 月 28 日 (28.06.2004) (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-190264 2003 年 7 月 2 日 (02.07.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 小林 昌弥 (KOBAYASHI, Masaya) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP). 道下 研也 (MICHISHITA, Kenya) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP).
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告書

[続葉有]

(54) Title: BLOCK DISTORTION DETECTION DEVICE, BLOCK DISTORTION DETECTION METHOD, AND VIDEO SIGNAL PROCESSING DEVICE

(54) 発明の名称: ブロック歪検出装置及びブロック歪検出方法、並びに映像信号処理装置



(57) Abstract: A video luminance signal is input and an edge is detected according to a luminance signal difference. The edge detected consists of a number corresponding to the number of pixels contained in a block and is counted by a plurality of counters corresponding to the image horizontal position. A value of each counter is evaluated and a block boundary position is specified. The pixel signal at the block boundary position specified is subjected to filtering processing, thereby reducing the block distortion.

(57) 要約: 映像輝度信号を入力し、輝度信号差分に基づいてエッジを検出する。検出したエッジは、ブロックに含まれる画素数に応じた数からなり、画像の水平位置に対応する複数のカウンタによりカウントされる。各カウンタの値を評価し、ブロック境界位置を特定する。特定したブロック境界位置における画素信号に対してフィルタ処理を行うことで、ブロック歪が低減される。

WO 2005/004489 A1



2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。